

La FPGA utilitzada és la **FLEX10K100ARC240-2** del Fabricant *ALTERA*. Aquest dispositiu té una estructura tipus *look-up table* pel què fa a les seves cèl·lules lògiques i l'arquitectura de reconfiguració és del tipus SRAM.

Les seves principal característiques són:

Nombre de portes integrades (lògiques i RAM): 100000

Portes usables: 62000 fins a 158000

Elements Lògics: 4992

Lògic Array Blocs: 624

Embeddeb Array Blocs: 12

Total RAM bits: 24576

Pins màxim utilitzables: 189

Tensió de funcionament: 3.3V